

# Emir Nukić, bachelor ing. el. - Završni magistarski rad

Fakultet/Akademija	FAKULTET ELEKTROTEHNIKE
Tip Rada	Završni magistarski rad
Kandidat, zvanje	Emir Nukić, bachelor ing. el.
Naziv Teme	Razvoj metoda kanalnog kodovanja primjenom VHDL jezika
Rezime/Abstract	U ovom radu je opisan koncept programabilnih logičkih kola, te je predstavljena njihova generalna struktura i princip rada. Opisane su osnovne karakteristike VHDL-a, te struktura VHDL modela. Cilj ovog rada je realizacija kanalnog koda primjenom VHDL-a, te je u tu svrhu obrađen teoretski opis BCH metoda kanalnog kodovanja. Na osnovu teoretskog opisa sistema, izgrađen je VHDL model, koji obuhvata BCH koder i dekode, te UART modul koji omogućava komunikaciju sa eksternim uređajima. Izvršena je simulacija modelovanog sistema u programskom paketu ISE WebPACK, te su predstavljeni rezultati simulacije. Modelovani sistem je također implementiran na FPGA razvojnoj platformi, Nexys 3, te su demonstrirane sve funkcionalnosti implementiranog sistema. Ključne riječi: VHDL, FPGA, BCH.
Datum	19.03.2018
Predsjednik	Dr. sc. Nermin Suljanović, red. prof., Uža naučna oblast Telekomunikacije, Fakultet elektrotehnike Univerziteta u Tuzli
Mentor	Dr. sc. Aljo Mujčić, red. prof., Uža naučna oblast Telekomunikacije, Fakultet elektrotehnike Univerziteta u Tuzli
Član komisije	Dr. sc. Asmir Gogić, doc., Uža naučna oblast Telekomunikacije, Fakultet elektrotehnike Univerziteta u Tuzli
Član komisije	-
Član komisije	-
Zamjenski član	-
Dodatni detalji i lokacija	dana 19. 03. 2018. godine u 16,00 sati u Multimedijalnoj sali Univerziteta u Tuzli
Zavrsne Odredbe	Pristup javnosti je slobodan. Rad se može pogledati u Sekretarijatu fakulteta radnim danom od 08 do 14 sati.